Практическое занятие №4

ПАРАМЕТРЫ, ХАРАКТЕРИСТИКИ И МОДЕЛИ ПОЛЕВЫХ ТРАНЗИСТОРОВ

Теоретические сведения

ВОЛЬТ-АМПЕРНЫЕ ХАРАКТЕРИСТИКИ И ПАРАМЕТРЫ ПОЛЕВЫХ ТРАНЗИСТОРОВ

На рис. 1 показаны передаточные (проходные) вольт-амперные характеристики (ВАХ) полевых транзисторов (ПТ) с каналом *n*-типа. (Альтернативное название – сток-затворная характеристика.)



Рис. 1. Передаточные ВАХ различных ПТ с каналами *n*-типа

Для полевого транзистора с управляющим *p*-*n*-переходом и МОПтранзистора со встроенным каналом токопроводящий канал между стоком и истоком транзистора существует в транзисторе изначально, т.е. при подаче напряжения между стоком и истоком U_{cH} в транзисторе будет протекать ток и при отсутствии напряжения на затворе ($I_{c.Haq}$ при $U_{3u} = 0$). Если к затвору приложить обратное напряжение $U_{3u} < 0$, ширина токопроводящего канала уменьшится, его сопротивление r_{cH} увеличится, ток стока $I_c = U_{cH}/r_{cH}$ уменьшится. При напряжении $U_{3u} = U_{otc}$ («отсечки») ширина канала и ток стока уменьшатся до 0.

Транзистор с управляющим *p*-*n*-переходом может работать только при обратных напряжениях на затворе $U_{3u} < 0$ (режим обеднения канала), тогда как МОП-транзистор со встроенным каналом может работать и при $U_{3u} > 0$ (режим обогащения канала), когда ширина канала с ростом U_{3u} растет, а его сопротивление r_{cu} падает, что ведет к росту тока I_c .

В МОП-транзисторе с индуцированным каналом токопроводящий канал между стоком и истоком транзистора изначально отсутствует (а

значит, ток $I_c = 0$) и появляется лишь при подаче на затвор порогового напряжения $U_{пор}$. С дальнейшим ростом U_{3u} ширина появившегося (индуцированного) канала растет, его сопротивление r_{cu} падает, что ведет к росту тока I_c .

Важнейшим параметром полевого транзистора является крутизна его передаточной характеристики *S* [мА/В]:

$$S = \frac{dI_{\rm c}}{dU_{_{34}}} \bigg|_{U_{_{CH}} = \text{const}} \approx \frac{\Delta I_{\rm c}}{\Delta U_{_{34}}} \bigg|_{U_{_{CH}} = \text{const}}.$$
 (1)

На рис. 1 для примера показано, как определяется крутизна *S* для полевого транзистора с управляющим *p*-*n*-переходом. Аналогичным образом она определяется и для других полевых транзисторов.

Зависимость тока I_c от напряжения U_{3u} для полевого транзистора с управляющим *p*-*n*-переходом, как видно из рис. 1, нелинейна и может быть описана выражением

$$I_{\rm c} = I_{\rm c.нач} \left(1 - \frac{U_{_{3H}}}{U_{_{\rm orc}}} \right)^2 \text{ при } U_{_{3H}} < 0.$$
 (2)

Для МОП-транзистора со встроенным каналом левую часть передаточной ВАХ, при $U_{_{3и}} < 0$ (второй квадрант), также можно описать выражением (2), а правую часть ВАХ, при $U_{_{3u}} \ge 0$ (первый квадрант), которая более линейна, можно описать выражением

$$I_{\rm c} = I_{\rm c. hay} + SU_{\rm 3и}$$
 при $U_{\rm 3u} \ge 0.$ (3)

Крутизна *S*, как видно из рис. 1, не является постоянной величиной, особенно если ВАХ находится во втором квадранте. Продифференцировав, согласно (1), выражение (2), получим

$$S = \frac{dI_{\rm c}}{dU_{_{3\rm H}}} = \frac{2I_{\rm c.hay}}{-U_{\rm orc}} \left(1 - \frac{U_{_{3\rm H}}}{U_{_{\rm orc}}}\right). \tag{4}$$

Значения $U_{\text{отс}}$ и U_{34} подставляются в выражение (4) со своими знаками.

Анализ выражения (4) показывает, что при $U_{3n} = 0$ у полевого транзистора с управляющим *p*-*n*-переходом значение *S* максимально:

$$S_{\max} = \frac{2I_{c,\max}}{-U_{orc}}.$$
(5)

В случае МОП-транзистора со встроенным каналом для $U_{3u} \ge 0$ величина *S*, как видно из рис. 1, может быть и больше параметра S_{max} , измеренного при $U_{3u} = 0$.

МОДЕЛЬ ПОЛЕВОГО ТРАНЗИСТОРА ДЛЯ СТАТИЧЕСКОГО АНАЛИЗА

При статическом анализе усилительных каскадов на полевых транзисторах транзистор можно заменить его моделью для данного вида анализа (рис. 2). В данном случае подразумевается схема включения транзистора с общим истоком (ОИ), когда входной величиной является $U_{3и}$, а выходными величинами – I_c и U_{cu} .



Рис. 2. Модель полевого транзистора для статического анализа

Входное сопротивление полевого транзистора очень велико – это или сопротивление утечки обратносмещенного *p*-*n*-перехода затвора (сотни килоом – мегаомы) или сопротивление диэлектрика, отделяющего в МОП-транзисторе затвор от полупроводника (еще больше). В большинстве случаев можно считать его бесконечным, поэтому на рис. 2 затвор электрически не связан с остальной частью транзистора.

Источник тока *I*_c' в модели описывается выражениями (2) или (3), либо может быть представлен более простой (и менее точной) кусочно-линейной аппроксимацией (рис. 3):

$$\begin{split} I_{c}^{'} &= 0 \text{ при } U_{_{3H}} \leq U_{_{\text{отс}}}^{'}; \\ I_{c}^{'} &= S \left(U_{_{3H}} - U_{_{\text{отc}}}^{'} \right) \text{ при } U_{_{3H}} > U_{_{\text{отc}}}^{'}; \\ I_{c}^{'} &= 0 \text{ при } U_{_{3H}} \leq U_{_{\text{пор}}}^{'}; \\ I_{c}^{'} &= S \left(U_{_{3H}} - U_{_{\text{пор}}}^{'} \right) \text{ при } U_{_{3H}} > U_{_{\text{пор}}}^{'}, \end{split}$$
(66)

где $U'_{\text{отс}}$ и $U'_{\text{пор}}$ – параметры аппроксимации (отличаются от истинных значений напряжений отсечки $U_{\text{отс}}$ и порогового $U_{\text{пор}}$). Значение $U'_{\text{отс}}$ подставляется в выражение (ба) со своим знаком, т.е. с «–».



Рис. 3. К определению параметров кусочно-линейной модели полевого транзистора по передаточным ВАХ: для полевого транзистора с управляющим *p*-*n*-переходом и МОП-транзистора со встроенным каналом (*a*) и МОП-транзистора с индуцированным каналом (б)

Значения $U'_{\text{отс}}$ и $U'_{\text{пор}}$ находят как абсциссу точек пересечения секущей или касательной, проведенной к передаточной ВАХ (точки *B* и *E* на рис. 3, *a*

и 3, б, соответственно). Крутизна *S* определяется так же, как на рис. 1. Так, для рис. 3, *a*

$$S = \frac{\Delta I_{\rm c}}{\Delta U_{\rm _{3H}}} = \frac{AO}{OB}.$$

Для рис. 3, б

$$S = \frac{\Delta I_{\rm c}}{\Delta U_{_{\rm 3H}}} = \frac{CF}{FE} \,.$$

Вторая составляющая тока стока I_c в схеме на рис. 2 зависит от выходного напряжения U_{cu} и определяется внутренним сопротивлением транзистора r_{cu} . Сопротивление транзистора r_{cu} определяется по наклону касательной (или секущей), проведенной к линейному участку одной из ветвей выходных ВАХ транзистора:

$$r_{\rm cH} = \frac{\Delta U_{\rm cH}}{\Delta I_{\rm c}} \,. \tag{7}$$



Рис. 4. К определению параметра *г*_{си} статической модели полевого транзистора по выходным ВАХ

МАЛОСИГНАЛЬНАЯ МОДЕЛЬ ПОЛЕВОГО ТРАНЗИСТОРА

При анализе работы усилителя на полевом транзисторе по переменному току (малосигнальный анализ) транзистор заменяют его малосигнальной моделью (рис. 5).



Рис. 5. Малосигнальная модель полевого транзистора

Параметры малосигнальной модели определяются в окрестностях ранее найденных точек покоя транзистора, т.е. после проведения статического анализа.

Крутизну *S* находят по формуле (1) в окрестностях точки покоя на передаточной ВАХ (рис. 6, *a*). Сопротивление r_{cu} находят в окрестностях точки покоя на ветви выходной ВАХ (рис. 6, б) в соответствии с выражением (7).



Рис. 6. К определению параметров малосигнальной модели полевого транзистора в окрестностях точек покоя (ТП): *S* из передаточных ВАХ (*a*) и *r*_{си} из выходных ВАХ (б)

Значение крутизны *S* можно найти и из выходных ВАХ транзистора (рис. 7).



Рис. 7. К определению крутизны S по выходным ВАХ полевого транзистора

Для этого используют ветви ВАХ, соседние с ветвью, на которой находится точка покоя:

$$S = \frac{\Delta I_{\rm c}}{\Delta U_{_{3\rm H}}}\bigg|_{U_{_{\rm CH}}=U_{_{\rm CH,\Pi}}} = \frac{\Delta I_{\rm c}}{U_{_{3\rm H}1} - U_{_{3\rm H}2}}\bigg|_{U_{_{\rm CH}}=U_{_{\rm CH,\Pi}}}$$

Задачи для решения

Задача 1. Определить крутизну характеристики *S* полевого транзистора, если при изменении напряжения на затворе U_{34} на 1,5 В ток стока I_c изменился на 2,25 мА.

Задача 2. Полевой транзистор с управляющим *p*-*n*-переходом имеет $I_{c,\text{нач}} = 5 \text{ мА}$ и $U_{\text{отс}} = -3 \text{ B}$. Определить ток стока I_c и крутизну *S* транзистора при напряжениях затвора U_{3u} , равных -3 B; -2 B; 0.

Подсказка: по формулам (2) и (4).

Задача 3. Полевой транзистор с управляющим *p*-*n*-переходом имеет при нулевом напряжении U_{3u} значения $I_{c.нач} = 4$ мА и $S_{max} = 2$ мА/В. Определить ток стока I_c и крутизну *S* транзистора при напряжениях затвора U_{3u} , равных –3 В; –2 В и –1 В.

Подсказка: сначала из выражения (5) определить U_{отс}, а затем по выражениям (2) и (4) определить ток и крутизну при указанных напряжениях затвора.

Задача 4. Определить параметры статической модели МОПтранзистора с индуцированным каналом *n*-типа, ВАХ которого представлены на рис. 8 и 9.

Подсказка: параметр S и U'_{nop} определять с помощью кусочнолинейной аппроксимации передаточной характеристики на рис. 8 (провести касательную или секущую к линейному участку BAX). Параметр r_{cu} придется определять для ветви выходной BAX (рис. 9), соответствующей $U_{3u} = 2,5 B - другие$ ветви в линейной части практически горизонтальны.



Рис. 8. Передаточная ВАХ МОП-транзистора с индуцированным каналом *n*-типа BSS138



Рис. 9. Выходные ВАХ МОП-транзистора с индуцированным каналом *n*-типа BSS138