Перечень вопросов к зачету

1. Поясните, что такое программируемый логический контроллер.

2. Поясните, что такое рабочий цикл ПЛК.

3. Назовите основные средства для программирования ПЛК.

4. Нарисуйте структуру лабораторного стенда "Комплекс для разработки и отладки проектов АСУТП на базе ОВЕН ПЛК154".

5. Поясните, для чего используется среда CoDeSys.

6. Поясните, что такое Target-файл.

7. Приведите пример визуализации в среде CoDeSys.

8. Поясните что такое конфигурация ПЛК.

9. Поясните что такое конфигурация библиотеки CoDeSys.

10. Поясните что такое настройка целевой платформы в CoDeSys.

11. Проведение предпроектного анализа.

12. Составление технического задания.

13. Разработка эскизного проекта.

14. Создание системы SCADA.

15. Организация информационного обмена.

16. Обеспечение безопасности и отказоустойчивости.

17. Типы данных.

18. Элементы конфигурации.

19. Основные типы ПИД-регуляторов.

20. Регулятор аналогового типа. Принцип ШИМ.

21. Пропорциональное регулирование (П-закон).

22. Пропорционально-дифференциальное регулирование (ПД- закон).

23. Пропорционально-интегральное регулирование (ПИ-закон).

24. Пропорционально-интегрально-дифференциальное регулирование (ПИД-закон).